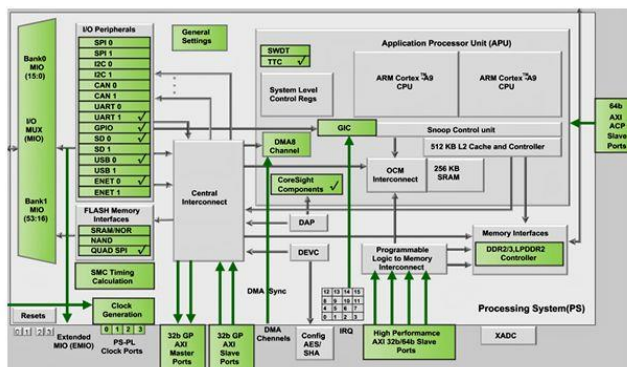


HiWi und/oder FP: Zynq Embedded System Design

Thema: Design und Implementierung eines embedded Linux Systems für eine Xilinx Zynq System on a Chip Hardware Plattform

2011 brachte Xilinx einen neuen SoC mit dem Namen Zynq-7000 all programmable SoC auf den Markt, der neben der üblichen FPGA Logik auch ein ARM-basiertes processing system enthält. Damit entsteht die Möglichkeit ein einfaches Linux-System auf den ARM-Prozessoren laufen zu lassen und gleichzeitig Zugriff auf die programmierbare Logik zu erhalten. Im Rahmen der hier angebotenen HiWi-Stelle mit flexibler Stundenzahl soll ein bereits vorhandenes embedded Linux auf die aktuelle Hardware angepasst werden und C-Treiber überarbeitet werden. Für die Bearbeitung dieser Aufgabe sind C-Kenntnisse notwendig.



Quelle Bilder: www.xilinx.com

Betreuer : Matthias Gareis
Schwerpunkte: C/C++; Embedded System Design; VHDL
Kontakt: matthias.m.gareis@fau.de